



Wir sind Österreichs größte angewandte Forschungseinrichtung und spielen bei vielen Infrastruktur-Themen weltweit in der ersten Liga. Das macht uns zum leistungsstarken Entwicklungspartner der Industrie und zum Top-Arbeitgeber in der internationalen Wissenschaftsszene. Unser Center for Digital Safety & Security sucht eine/n neue/n Ingenious Partner/in am Standort Wien:

Junior Research Engineer (m/w) für Elektronik und Mikroprozessorapplikationen

IMAGINE

- Sichere elektronische Kommunikationsverbindungen sind der Grundstein einer modernen Gesellschaft. Wir erforschen neue Methoden zur Nutzung der physikalischen Eigenschaften von optischen und drahtlosen Kommunikationsmedien, um ein hohes Maß an Sicherheit zu gewährleisten. Ein spezieller Fokus liegt in der optischen Quantentechnologie.
- Als Teil unseres interdisziplinären Teams entwickeln Sie elektronische Baugruppen, Firm- und Hardware für Microcontroller und FPGA sowie Prototypen bis hin zur Serienüberleitung.

ENGAGE

- Gemeinsam mit dem Entwicklungsteam entwerfen, berechnen, simulieren und überprüfen Sie Schaltungen und arbeiten dabei eng mit den Schnittstellen, wie z.B. dem Layout-Team, zusammen.
- Sie planen und führen selbständig Entwicklungs- und Systemtests durch, analysieren diese und dokumentieren die Ergebnisse.

ACHIEVE

- Sie übernehmen die technische Kommunikation mit Lieferanten und Entwicklungspartnern und stellen die Erfüllung der technischen Projektziele sicher.
- Sie unterstützen unsere thematischen Koordinatoren und Business Developer bei der Erarbeitung von Plänen zur Verwertung Ihrer vielversprechenden Forschungs- und Entwicklungsergebnisse.

Als **Ingenious Partner/in** zeichnet Sie aus:

- Abgeschlossene technische Ausbildung (TU, FH oder HTL) mit Schwerpunkt Elektrotechnik, Elektronik, Embedded Systems oder Ähnliches
- Erfahrung in den Bereichen Elektronikentwicklung und/oder Halbleitertechnologien
- Programmierkenntnisse in C und C++, Python
- Kenntnisse in FPGA-Programmierung von Vorteil
- Kenntnisse von Simulationstools – z.B. PSpice
- Belastbarkeit sowie eine selbständige und strukturierte Arbeitsweise
- Technisches Englisch sowie projektbezogene Reisebereitschaft
- Teamfähigkeit und hohe Einsatzbereitschaft sowie Interesse an der Erarbeitung von neuen Technologien

Was Sie erwarten können:

Das Bruttojahresgehalt gemäß Kollektivvertrag bei Vollzeit beträgt EUR 41.454,00. Das aktuelle Gehalt wird entsprechend Ihren Qualifikationen und Erfahrungen individuell festgelegt. Darüber hinaus bieten wir neben Benefits flexible Arbeitsbedingungen, individuelle Weiterbildungs- und Karrieremöglichkeiten in einem hochinnovativen Umfeld

TOMORROW TODAY – WITH YOU?

Dann schicken Sie Ihre Bewerbungsunterlagen an

Frau Mag. Marie Theres Raberger, MSc, Recruiting
jobline@ait.ac.at, www.ait.ac.at
+43 (0) 50550-4410